

1/5/1 (Item 1 from file: 351)
DIALOG(R) File 351:Derwent WPI
(c) 2003 Thomson Derwent. All rts. reserv.

010677446 **Image available**
WPI Acc No: 1996-174401/ 199618
XRPX Acc No: N96-146495

Path selection system in ATM network - computes degree of link measured for every path and is maximum along selected path

Patent Assignee: HITACHI LTD (HITA)

Number of Countries: 001 Number of Patents: 001

Patent Family:

Patent No	Kind	Date	Applicat No	Kind	Date	Week
JP 8051432	A	19960220	JP 94187011	A	19940809	199618 B

Priority Applications (No Type Date): JP 94187011 A 19940809

Patent Details:

Patent No	Kind	Lan Pg	Main IPC	Filing Notes
JP 8051432	A	6	H04L-012/28	

Abstract (Basic): JP '8051432 A

The path selection system removes the demand band of call from the circuit capacity on each node, by selecting the path. The network topology is reconstructed, when terminal path from starting point in ATM network, where logical transmission line is arranged between each node is selected. Then, the definition of circuit capacity is provided to every transmission line. The degree of link measured for every path is computed and is maximum along the selected path.

ADVANTAGE - Makes possible to set path in real time. Realizes effective use of network.

Dwg.1/12

Title Terms: PATH; SELECT; SYSTEM; ATM; NETWORK; COMPUTATION; DEGREE; LINK; MEASURE; PATH; MAXIMUM; SELECT; PATH

Derwent Class: W01

International Patent Class (Main): H04L-012/28

International Patent Class (Additional): H04M-003/00; H04Q-003/00

File Segment: EPI

1/5/2 (Item 1 from file: 347)

DIALOG(R) File 347:JAPIO

(c) 2003 JPO & JAPIO. All rts. reserv.

05095932 **Image available**

ROUTE SELECTING SYSTEM

PUB. NO.: 08-051432 [JP 8051432 A]

PUBLISHED: February 20, 1996 (19960220)

INVENTOR(s): SAGARA KAZUHIKO

ENDO NOBORU

TAKASE MASAHIKO

APPLICANT(s): HITACHI LTD [000510] (A Japanese Company or Corporation), JP (Japan)

APPL. NO.: 06-187011 [JP 94187011]

FILED: August 09, 1994 (19940809)

INTL CLASS: [6] H04L-012/28; H04M-003/00; H04Q-003/00

JAPIO CLASS: 44.3 (COMMUNICATION -- Telegraphy); 44.4 (COMMUNICATION -- Telephone)

ABSTRACT

PURPOSE: To select a route while considering call traffic characteristics and a call request band in an ATM network by comparing a call request band with a network line band, selecting receivable line and network topology and selecting a route maximizing line capacity from the combination of lines.

CONSTITUTION: The number of idle virtual pathes (VP) and virtual channels (VC) are calculated for every virtual path (VP) and whether route selection is possible or not is judged (101). A call request band is removed from line bands on all links to find out remaining bands (102). If negative nodes exist in the remaining bands, a link between the negative nodes is removed to constitute new network topology (103). Then route selection is executed (104). All available routes from a start point up to an end point are selected at first, a link speed is found out by the use of the line bands on a link included in each route and a route having a maximum value out of the found line bands is selected as an optimum route.

(19)日本国特許庁 (JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平8-51432

(43)公開日 平成8年(1996)2月20日

(51)Int.C1.⁶
H 04 L 12/28
H 04 M 3/00
H 04 Q 3/00

識別記号 庁内整理番号
9466-5K
D

F I
H 04 L 11/20

技術表示箇所
G

審査請求 未請求 請求項の数 5 OL (全 6 頁)

(21)出願番号	特願平6-187011	(71)出願人	000005108 株式会社日立製作所 東京都千代田区神田駿河台四丁目6番地
(22)出願日	平成6年(1994)8月9日	(72)発明者	相良 和彦 東京都国分寺市東恋ヶ窪1丁目280番地 株式会社日立製作所中央研究所内
		(72)発明者	遠藤 昇 東京都国分寺市東恋ヶ窪1丁目280番地 株式会社日立製作所中央研究所内
		(72)発明者	高瀬 晶彦 東京都国分寺市東恋ヶ窪1丁目280番地 株式会社日立製作所中央研究所内
		(74)代理人	弁理士 小川 勝男

(54)【発明の名称】経路選択方式

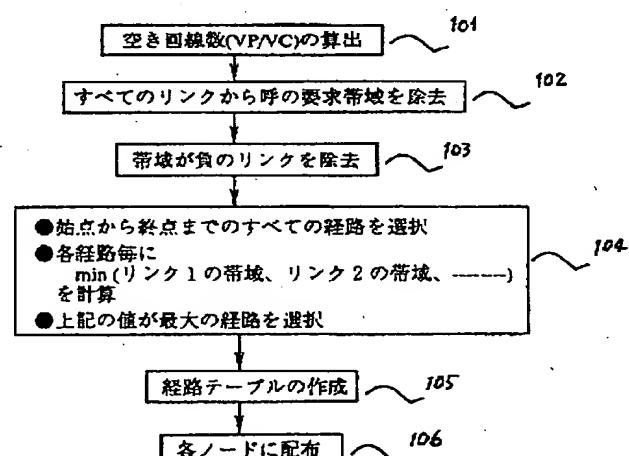
(57)【要約】

【目的】ATM網での、呼のトラヒック特性と呼の要求帯域を考慮して経路を選択する。

【構成】経路選択にあたって、(i)すべてのノードから呼の要求帯域を引きネットワークトポジを再構築し、(ii)各経路毎にボトルネックとなる回線容量を算出し、(iii)上記の値の中から回線容量が最大となる経路を選択する。

【効果】空き回線容量最大の経路を選択することで、網リソースの有効活用が実現できる。また、呼の設定要求が発生した場合に、実時間に経路を設定することが可能である。

図1



1

【特許請求の範囲】

【請求項1】複数のノードと各ノード間に論理的伝送路が設定され、さらに各伝送路毎に回線容量が定義されたATMネットワークにおいて、始点から終点への経路を選択する際に、経路の選択方式が、各ノード上の回線容量から呼の要求帯域を除去し、ネットワークトポジを再構築するプロセスと、各経路毎にリンク測度を算出するプロセスと、上記のリンク測度のうち最大値を持つ経路を選択するプロセス、から構成されていることを特徴とする最適経路選択方式。

【請求項2】請求項1において、ある経路に含まれるノードを n_i, n_j 、ノード n_i, n_j 間の回線容量を C_{ij} としたとき、リンク測度を C_{ij} の最小値とする最適経路選択方式。

【請求項3】請求項1において、各ノード上の回線容量から呼の要求帯域を除去し、負の回線容量が生じた場合にはこのリンクを削除し、残されたすべての経路に対して、ある経路上の回線容量の最小値を計算し、前記の値の内最大値を有する経路を選択する最適経路選択方式。

【請求項4】請求項1において、最短経路アルゴリズム、ないし、この変形アルゴリズムを用いて、最大空き回線経路を探索する最適経路選択方式。

【請求項5】請求項1において、各ノード上の回線容量から呼の要求帯域を除去し、負の回線容量が生じた場合にはこのリンクを削除し、残存回線容量の最小のリンクより順番に枝刈りを行うことにより最大空き回線経路を探索することを特徴とする最適経路選択方式。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明はATM(Asynchronous Transfer Mode)網における経路選択方式に係り、特に、トラヒック特性を考慮した経路選択方式に関する。

【0002】

【従来の技術】B-ISDN(Broadband Integrated Service Digital Network)の基幹技術として、固定長パケットのセルを非同期に転送するATM技術の開発が進められている。コネクション型ATM網では呼設定要求の発生した時点での、網の集中管理システムが最短経路を選択し、経路テーブルを作成して各ノード(交換機、多重化装置、クロスコネクトなど)に分配し、セルはこのテーブルに従い経路を自己選択的に決定していた。

【0003】

【発明が解決しようとする課題】しかし、上記の方法では、複数のノードを経由して経路を選択する場合、ノード数が最小の経路が選択され、この経路の回線容量が呼の要求帯域より小さい場合でも経路が選択されてしま

$\min(\text{リンク } 1 \text{ の帯域}, \text{リンク } 2 \text{ の帯域}, \text{リンク } 3 \text{ の帯域}) \quad (\text{数 } 1)$

次に、上記で求めた回線帯域の内、最大値を持つ経路を、最適経路として選択する。この後、網の集中管理システムは、経路テーブルを作成し(105)、各ノード

50

2

う、といった問題点があった。また、呼のトラヒック特性が考慮されておらず、リソースの有効活用ができない、といった問題点があった。

【0004】本発明の目的は、呼のトラヒック特性、特に呼の要求帯域を考慮した経路選択方式を提供することにある。

【0005】

【課題を解決するための手段】上記の目的を達成するために、本発明では、呼の接続要求時に、まず呼の要求帯域と網の回線帯域との比較を行い、次に受付可能な回線(ノード間のリンク)とネットワークトポジを選択し、この回線の組合せの中から回線容量が最大となる経路を選択する方式を用いた。また、最大経路を選択する基準、すなわちリンク測度としては、1経路内の各ノード間の回線容量を比較し、この内最も回線容量の小さなものをコストとすることにより、経路選択を行った。

【0006】

【作用】呼の接続時に、呼の要求帯域と網の回線帯域を比較することにより、受付不能な経路が選択されることが防止できた。また、必ずしも始点、終点間のダイレクトパスを選択することなく、空き回線容量の最大経路を選択できるため、網リソースの有効活用が実現できる。

【0007】

【実施例】図1は、経路選択アルゴリズムを示す。ノードはn個あり、各ノード間には論理的な回線(VP:Virtual Path)が設定され、各VP毎に回線帯域が定義され、始点から終点へ経路を選択する場合を仮定する。始めに、各VP毎に空き回線数VPおよびVC(Virtual Channel)を計算し、経路選択が可能か否かを判定する(101)。

【0008】次に、すべてのリンク上の回線帯域より呼の要求帯域を除去して、残存帯域を求める(102)。そして、残存帯域が負のノードが存在した場合には、このノード間のリンクを除去し、新たなネットワークトポジを構成する(103)。

【0009】次に、経路選択(104)を行う。始めに、始点から終点までの、全ての可能な経路を選択する。次に、各経路毎に、経路に含まれるリンク上の回線帯域を用いてリンク測度を求める。本実施例ではリンク測度として、最小値関数 $\min(\)$ を適用した。すなわち、ある経路が、リンク1, リンク2, リンク3、から構成される場合には、数1で与えられる最小値関数を計算し、リンク内での最小回線帯域を求め、これを全ての経路に対して計算する。

【0010】

【数1】

にテーブルを配布する(106)。機能ブロック4の計算方式としては3通り考えられるが、これを図3から図12を用いて説明する。

【0011】図2は、本発明で用いるATMトラヒック方式である。始めに、コネクションレベルとして、呼の設定要求を受け付ける（機能ブロック201）。設定要求としては、要求帯域、ピークレート、平均レート、バースト長等がある。次に、図1で述べたアルゴリズムを用いて、経路制御を行う（機能ブロック202）。この後、コネクション受付制御を行う（機能ブロック203）。セルレベルの制御は、機能ブロック204に示すように、使用パラメータ制御を行い申告したセルの違反がないか否かを監視する。また、輻輳制御として、バッファ／キュー制御、リアクティブ制御を行う。

【0012】図3に最適経路選択方式（1）の実施例を示す。ノード数は、a, b, c, dの4個である。各ノード間には、回線帯域が定義されている。すなわち、

a b 間 30Mbps, b c 間 18Mbps

c d 間 20Mbps, d a 間 15Mbps

a c 間 10Mbps, b d 間 3Mbps

である。ここで、Mbpsとはメガbit per secondを意味する。又、始点をa、終点をcとし、呼の要求帯域を5Mbpsとする（図3（a））。次に図1の機能プロ

$$S_n = 1 + n-2P_1 + n-2P_2 + \dots + n-2P_{n-2} \quad (数2)$$

【0014】ここで、 $n P_r$ は順列の個数を示し、また、第1項はダイレクトパスの個数、第2項は1点経由の個数、第3項は2点経由の個数、等を示す。数2の計算式のオーダーは、数3であり、nが増加するに従い、経

$$O((n-2)! 2^{(n-2)})$$

【0016】例えば、S7=326通り、S8=1957通り、S9=13700通り、S10=109601通り等である。この様な場合には、経由する経路数を制限することで、計算時間の短縮を行うことが可能である。すなわち、1点経由の場合、数4であり、また、2

$n-1$

【0018】

$$\pi^2 - 4n + 1$$

【0019】図1で示した機能ブロック4は、周知の最短経路選択アルゴリズム（ダイクストラ法、（E.W.Dijkstra: A note on two problems in connection with graphs, Numerische Mathematik, Vol. 1, 1959, pp. 269-271））を変形することにより解くことができる。

【0020】図4から図6に最短経路選択方式（2）の実施例を示す。図4（a）は、各リンクの回線容量から呼の要求帯域を引いた後の値を示す。始めに、始点aにつながっているすべてのノードを求め、このノードに始点からの回線容量を記す。本例の場合、ノードbが5、ノードcが15、ノードdが20である。この中で、ノードdの回線容量が最大であるので、ノードdを確定し、確定ライン7を引く（図4（b））。次に、確定されたノードdにつながっているすべてのノードを求め、このノードに始点からの回線容量を記す。例えば、経路a→d→b'の場合には、min(20, 10)を計算

ツク102, 103に従い、各ノードから呼の要求帯域を除去する。この場合、b d間の帯域が負となるので、このノードをネットワークトポロジから除去する（図3（b））。この後、各経路毎に、min（）を計算する。すなわち、本例の場合、

経路 a→c min(5)=5

経路 a→b→c min(25, 13)=13

経路 a→d→c min(10, 15)=10

であるので、経路a→b→cで空き回線帯域が最大となり、a→b→cが最適経路となる（図3（c））。また、従来アルゴリズムでは、経路内のノード数が最小なダイレクトパスa→cが選択されたが、本発明により、空き回線帯域が最大の経路を選択することが可能であり、網リソースの有効活用が実現できる。本方式の場合、各経路毎にmin（）を計算する必要があるが、一般にノード数がn個の場合、全ての経路数Snは、数2で与えられる。

【0013】

【数2】

$$路数は爆発的に増加する。 \quad (数2)$$

【0015】

【数3】

$$(数3)$$

点経由の場合、数5であり、いずれも実時間内に計算可能である。

【0017】

【数4】

$$(数4)$$

【数5】

$$(数5)$$

し、ノードb'に10の値を書く。

【0021】次に、各ノード毎に値の大きな方を選択し、不要な経路を除去する。すなわち、本例ではノードb'とc'を選択し、ノードbとcを除去する。この後ノードbとcの回線容量を比較すると、cの方が大きいのでcを確定し、確定ライン7を引き直す（図5）。次にノードcにつながっているノードb'を選び、bとb'を比較することにより、ノードbを確定する（図6）。この結果、始点から終点への経路はa→d→cとすれば良いことがわかる。本方式を用いることにより、最適経路選択方式（1）よりも効率的に経路を求めることができる。

【0022】図7から図12に、図1の機能ブロック4の他の実施例を示す。本例では、枝刈り法（pruning）を用いる。図7に、呼の要求帯域除去後の各ノード間の回線帯域を示す。ノードは5個あり、始点はa、終点は

5

*d*である。始めに、回線容量の最も小さなリンク *c e*を除去する(図8)。次に、回線容量の小さなリンク *c d*を除去する(図9)。同様に、リンク *b c*, *a e*, *b d*を除去する(図10および図11)。最後にリンク *a d*を除去することにより、*a*から*d*への最短経路が選択される。本例では、*a*→*b*→*e*→*d*が選択された(図12)。本方式では、枝刈りの際に、集中管理システムによりネットワークトポジの確認が必要であるが、最適選択方式(2)とほぼ同様の速度で経路を探索することが可能である。

【002-3】尚、上記の実施例ではノード数が4ないし5の場合を説明したが、より多数のノード数の場合にも、本方式が適用できる。

【002-4】

【発明の効果】本発明によれば、ATM網の空き回線容量最大の経路を選択することができ、網リソースの有効活用が実現できる。また、呼の設定要求が発生した場合に、実時間に経路を設定することが可能である。

【図面の簡単な説明】

【図1】本発明の経路選択アルゴリズムを示すフローチャート。

【図2】ATMトラヒック制御方式を示すフローチャート。

6

【図3】経路選択方式(1)を示す説明図。

【図4】経路選択方式(2)の第1ステップを示す説明図。

【図5】経路選択方式(2)の第2ステップを示す説明図。

【図6】経路選択方式(2)の第3ステップを示す説明図。

【図7】経路選択方式(3)の第1ステップを示す説明図。

10 【図8】経路選択方式(3)の第2ステップを示す説明図。

【図9】経路選択方式(3)の第3ステップを示す説明図。

【図10】経路選択方式(3)の第4ステップを示す説明図。

【図11】経路選択方式(3)の第5ステップを示す説明図。

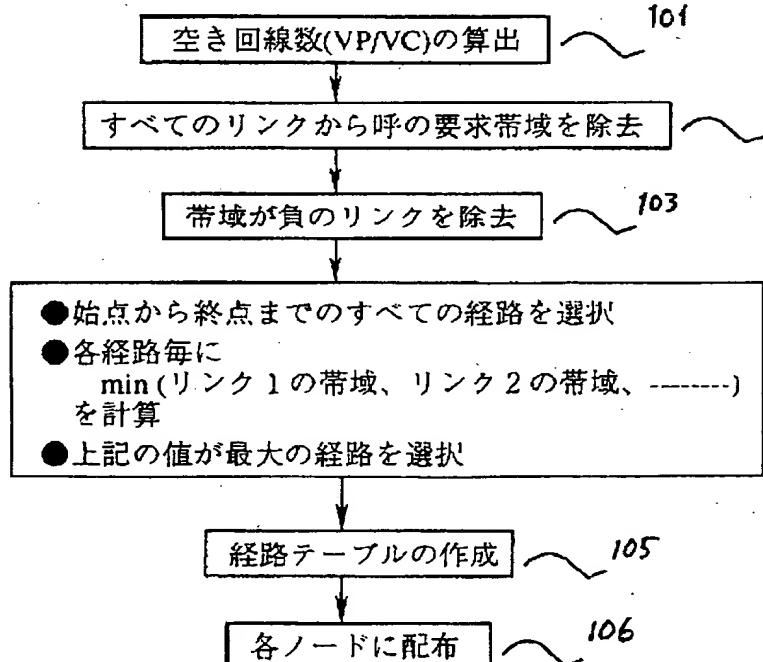
【図12】経路選択方式(3)の第6ステップを示す説明図。

20 【符号の説明】

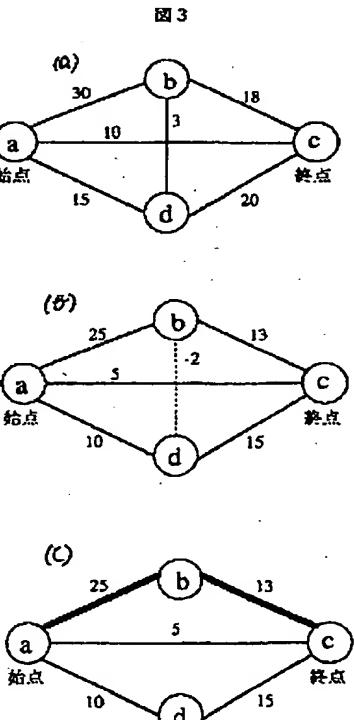
1, 2, 3, 4, 5, 6…機能ブロック、7…確定ライン。

【図1】

図1

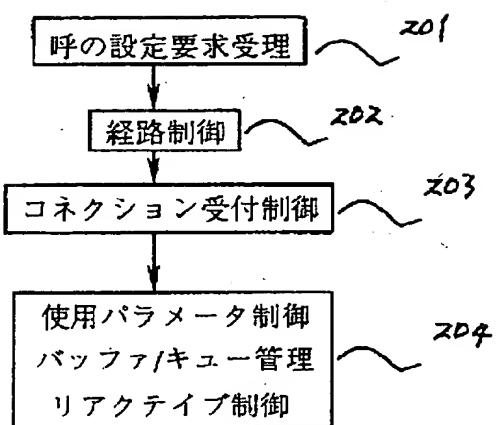


【図3】



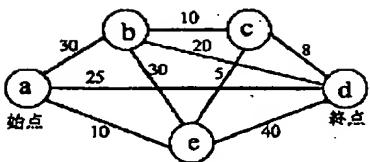
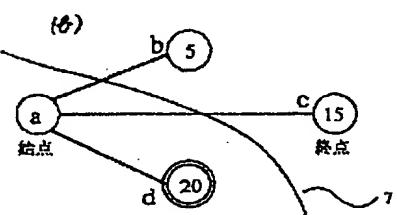
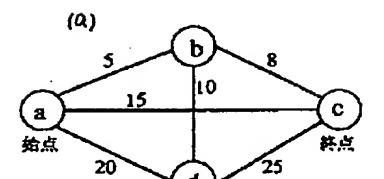
【図2】

図2



【図4】

図4

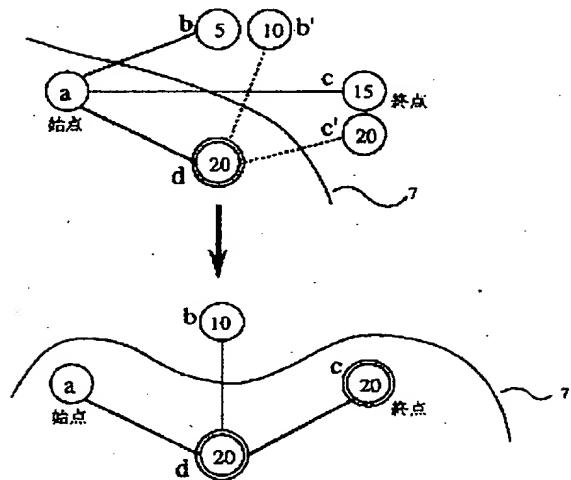


【図7】

図7

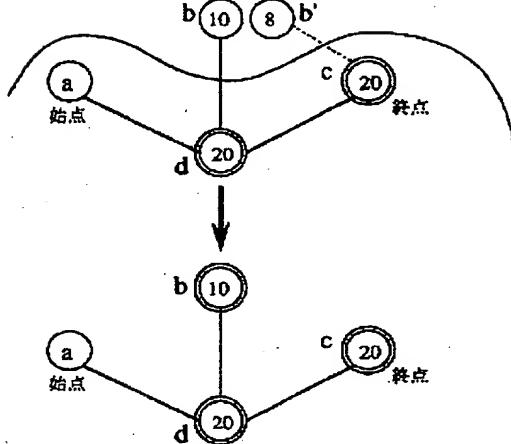
【図5】

図5



【図6】

図6

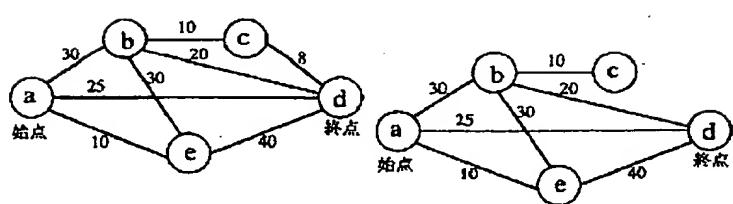


【図10】

図10

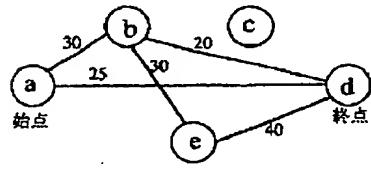
【図8】

図8



【図9】

図9

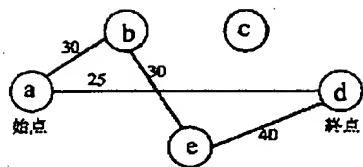


(6)

特開平8-51432

【図11】

図11



【図12】

図12

